

C'è una sola risposta corretta per ogni domanda
Usare lo spazio bianco sul retro del foglio per appunti, se serve

SHR %AL
RCL %AL

1) In AL c'è lo stesso contenuto prima e dopo il codice scritto sopra se:

- AL è minore di 128
- AL è multiplo di 2
- In ogni caso
- Nessuna delle precedenti

```

CMP $0, %AL
JB negativo
MOV $0, %AH
JMP dopo
negativo: MOV $0xFF, %AH
dopo:     ...
    
```

2) Il codice sopra riportato intende estendere un intero da AL ad AX

- Il codice è corretto così come è scritto
- Il codice è errato, ma funziona se si cambia \$0xFF in \$0x01
- Il codice è errato, ma funziona se si cambia \$0xFF in %AL[7]
- Nessuna delle precedenti

3) $|x - y|_{\alpha} = |x|_{\alpha} - |y|_{\alpha}$

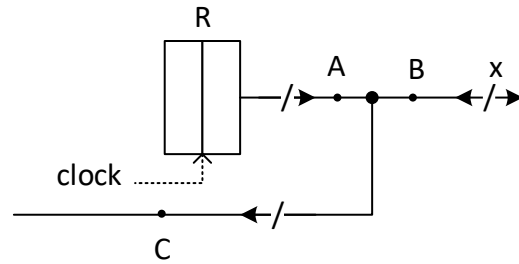
- Qualunque siano i segni di x, y
- Se x, y sono entrambi positivi
- Se x, y sono entrambi negativi
- Nessuna delle precedenti

4) Nella sintesi di una rete R come Parte Operativa / Parte Controllo (PO/PC), le variabili di ingresso di R vanno connesse

- Soltanto alla PO
- Soltanto alla PC
- Ad entrambe, PO e PC
- Nessuna delle precedenti

5) La sintesi di una rete a costo minimo a 2 livelli a porte NOR costa quanto quella

- SP a costo minimo
- PS a costo minimo
- A porte NAND a costo minimo
- Nessuna delle precedenti



6) Per poter usare x come linea di ingresso e uscita, devo inserire una porta tri-state

- Al punto A
- Al punto B
- Al punto C
- Nessuna delle precedenti

7) È possibile portare a termine la lettura / scrittura di più dati tramite un unico ciclo di lettura / scrittura?

- Solo la lettura, solo nello spazio di memoria
- Solo la lettura, sia nello spazio di memoria che di I/O
- Sia la lettura che la scrittura, ma solo nello spazio di memoria
- Nessuna delle precedenti

8) Un D-latch ha l'uscita a 0 al reset. Viene pilotato con la successione di stati di ingresso: $cd = 00, 01, 10, 01$. L'uscita q :

- Cambia una sola volta, da 0 ad 1
- Potrebbe non cambiare mai
- Cambia con certezza tre volte, ed alla fine vale 1
- Nessuna delle precedenti

9) Dato un sommatore BCD ad una cifra, una configurazione di variabili logiche di ingresso tale per cui in uscita C_{out} ed Ow hanno valore diverso è:

- $C_{in} = 0, X = 0110, Y = 0001$
- $C_{in} = 0, X = 0110, Y = 0110$
- $C_{in} = 0, X = 0001, Y = 0100$
- Nessuna delle precedenti

10) In complemento alla radice ed in una base β generica, un numero è estendibile

- Solo se la sua cifra più significativa vale 0 oppure $\beta - 1$
- Solo se le sue due cifre più significative sono identiche
- Solo se comincia per 0
- Nessuna delle precedenti

Domande di Reti Logiche – compito del 06/06/2023

Cognome e nome: _____

Matricola: _____

Link al form Google per le risposte (vanno bene entrambi):

<https://forms.gle/qK1BdfvEEgUHaxcR7>

<https://tinyurl.com/mshv63sf>